



23 marzo 2016

SIIT (Distretto Tecnologico Ligure sui Sistemi Intelligenti Integrati)
Via Greto di Cornigliano 6r - 16152 – Genova

“Fabbrica Intelligente - SharedLab Liguria” e 5° Tappa del Roadshow Cluster Fabbrica Intelligente

Programma

9:15	Registrazione dei partecipanti e Welcome coffee
9:30	Saluti istituzionali Edoardo Rixi – Regione Liguria - Assessore allo Sviluppo Economico
9:45	Introduzione ai lavori Remo Pertica – SIIT Università di Genova
10:15	Manifattura 4.0 e servizi Luca Beltrametti – Università di Genova Marco Taisch – Politecnico di Milano
10:45	Il Cluster Nazionale “Fabbrica Intelligente” e la Road map per la ricerca e l’innovazione Gianluigi Viscardi – Presidente del Cluster Fabbrica Intelligente (CFI) Tullio Tolio – Presidente del Comitato Tecnico Scientifico CFI Flavio Tonelli – Università di Genova
11:15	Presentazione Bando Ricerca e Sviluppo – POR FESR Liguria 2014 – 2020 Marco Paganuzzi - Regione Liguria - Dipartimento Sviluppo Economico
11:30	Presentazione e costituzione di: “Fabbrica Intelligente-SharedLab Liguria” Fabrizio Ferrari - Confindustria Claudio Nucci - Ansaldo Energia Roberto Filippelli – Microsoft Giorgio Cuttica – SedApta
12.00	Firma della Scrittura Privata Enti promotori
12.30	Visita al Laboratorio SharedLab
13.00	Programmazione delle attività Bruno Conterno - SIIT

